

ZMATH 1996a.00030

Westrich, Bernhard

From lattice to sequential circuit. (Vom Gatter zum Schaltwerk. Simulation eines Addierers.)

Comput. Unterr. 4, No. 13, 42-47 (1994).

Der Artikel "Vom Gatter zum Schaltwerk" beschreibt eine Unterrichtssequenz für den Grundkurs Informatik 12.2 aus dem Gebiet der Technischen Informatik. Ausgangspunkt ist die Addition von zwei Dezimalzahlen mit dem Computer. Die nach der TOPDOWN- Methode durchgeführte Problemanalyse ergibt Einzelbausteine (Kodierer, Halbaddierer, Volladdierer, Paralleladdierer, Decodierer), die mit einem Simulationsprogramm für logische Schaltungen erstellt und dann zum Addierer zusammengesetzt werden. In einem 2. Teil erfolgt die Erweiterung eines seriellen Addierers durch Flip-Flops als Speicherelemente zu einem Schaltwerk.

Classification: P64